

JP2003-62669A

PAT-NO: JP02003062669A

DOCUMENT-IDENTIFIER: JP 2003062669 A

TITLE: METHOD FOR COMPLETING CONSUMABLE TWO-ELECTRODE ARC WELDING AND METHOD FOR CONTROLLING ITS COMPLETION

PUBN-DATE: March 5, 2003

INVENTOR-INFORMATION:

| NAME | COUNTRY |
|-----------------|---------|
| SHIOZAKI, HIDEO | N/A |
| OONAWA, TOSHIO | N/A |

ASSIGNEE-INFORMATION:

| NAME | COUNTRY |
|-------------|---------|
| DAIHEN CORP | N/A |

APPL-NO: JP2001258838

APPL-DATE: August 29, 2001

INT-CL (IPC): B23K009/12, B23K009/095, B23K009/173

ABSTRACT:

PROBLEM TO BE SOLVED: To improve a completion method for the consumable electrode arc welding that is performed with two consumable electrodes fed within one torch.

SOLUTION: The consumable two electrode arc welding is performed as follows: when a welding torch reaches a completing position, the feeding of a first wire is stopped or made nearly zero and an anti-stick treatment of the first wire is carried out with a welding current peak value lower than an ordinary one and a welding current base value higher than an ordinary one, and at the same time, while the welding torch is traveled in the welding direction at a welding torch crater processing speed slower than an ordinary welding speed, a second wire crater processing is carried out by the second wire with a second crater peak current, a second crater base current, and a second crater voltage.

COPYRIGHT: (C) 2003, JPO

DERWENT-ACC-NO: 2003-284292

DERWENT-WEEK: 200328

COPYRIGHT 2006 DERWENT INFORMATION LTD

TITLE: Exhaustion two torch arc welding completion method involves moving welding completed torch at slower speed, while performing antistick process by increasing base current

PATENT-ASSIGNEE: OSAKA TRANSFORMER CO LTD[OSKA]

PRIORITY-DATA: 2001JP-0258838 (August 29, 2001)

PATENT-FAMILY:

| PUB-NO | PUB-DATE | LANGUAGE | PAGES | MAIN-IPC |
|------------------------|---------------|----------|-------|-------------|
| <u>JP 2003062669 A</u> | March 5, 2003 | N/A | 015 | B23K 009/12 |

APPLICATION-DATA:

| PUB-NO | APPL-DESCRIPTOR | APPL-NO | APPL-DATE |
|---------------|-----------------|----------------|-----------------|
| JP2003062669A | N/A | 2001JP-0258838 | August 29, 2001 |

INT-CL (IPC): B23K009/095, B23K009/12, B23K009/173

ABSTRACTED-PUB-NO: JP2003062669A

BASIC-ABSTRACT:

NOVELTY - The torch which has reached a welding completion position among two torches, is moved in the direction of welding at a welding torch crater processing speed slower than the usual welding speed. An antistick process of the torch is performed by making the base value of the welding current larger than the base value of an usual welding current.

DETAILED DESCRIPTION - Two mutually insulated welding wires are supplied at a specified velocity from both the torches. A repeated supply of electricity is performed by alternately supplying a preset summit current and a preset base current to each wire. The supply of wire in the welding completed torch is stopped or the wire supply velocity is brought down to zero substantially and a summit current of small peak value than the peak value of usual welding current is supplied to the wire. The welding is done using the other electrode by applying summit electric current and the base electric current.

USE - For performing completion of arc welding operation using two welding torches for construction of welded structure.

ADVANTAGE - The situation in which the consumable wire fed from welding torch which reached welding completion position plunges into molten pool and gets deposited in welded object when the molten pool cooled is prevented by moving the torch at a slower speed than usual on arriving at welding completion position and performing antistick process by raising the base electric current at that time. Improvement in the completion of welding is achieved.

DESCRIPTION OF DRAWING(S) - The figure shows the waveform diagram of the current applied to the welding torches. (Drawing includes non-English language text).

CHOSEN-DRAWING: Dwg.1/20

TITLE-TERMS: EXHAUST TWO TORCH ARC WELD COMPLETE METHOD MOVE WELD COMPLETE TORCH SLOW SPEED PERFORMANCE ANTISTICK PROCESS INCREASE BASE CURRENT

DERWENT-CLASS: M23 P55 X24

CPI-CODES: M23-D01B2;

EPI-CODES: X24-B03;

SECONDARY-ACC-NO:

CPI Secondary Accession Numbers: C2003-074414

Non-CPI Secondary Accession Numbers: N2003-226175

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2003-62669

(P2003-62669A)

(43)公開日 平成15年3月5日(2003.3.5)

| (51)Int.Cl' | 識別記号 | F I | マーク*(参考) |
|-------------|-------|-------------|-------------------|
| B 23 K 9/12 | 3 3 1 | B 23 K 9/12 | 3 3 1 S 4 E 0 0 1 |
| | 3 0 3 | | 3 0 3 C |
| 9/095 | 5 0 5 | 9/095 | 5 0 5 C |
| 9/173 | | 9/173 | E |

審査請求 未請求 請求項の数 2 OL (全 15 頁)

(21)出願番号 特願2001-258838(P2001-258838)

(22)出願日 平成13年8月29日(2001.8.29)

(71)出願人 000000262

株式会社ダイヘン

大阪府大阪市淀川区田川2丁目1番11号

(72)発明者 塩崎 秀男

大阪府大阪市淀川区田川2丁目1番11号

株式会社ダイヘン内

(72)発明者 大堀 登史男

大阪府大阪市淀川区田川2丁目1番11号

株式会社ダイヘン内

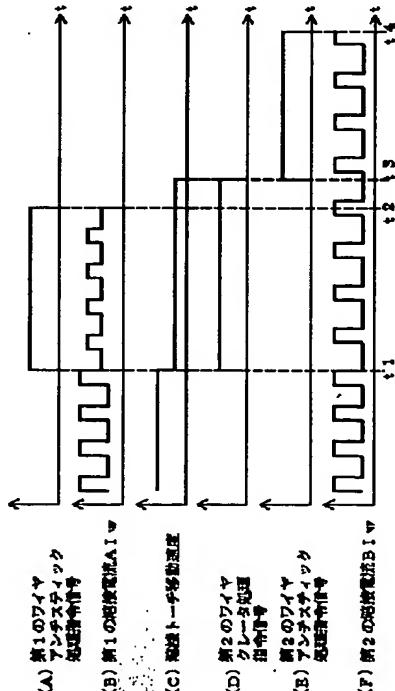
F ターム(参考) 4E001 AA03 BB08 CC04

(54)【発明の名称】 消耗2電極アーク溶接終了方法及び終了制御方法

(57)【要約】

【課題】消耗電極アーク溶接において、1トーチ内で2本の消耗電極を送給して溶接するアーク溶接の終了方法の改善に関するものである。

【解決手段】溶接トーチが溶接終了位置に達したときに第1のワイヤの送給を停止又は略零にして通常の溶接電流のピーク値よりも小さいピーク値で通常の溶接電流のベース値よりも大きいベース値で第1のワイヤのアンチスチック処理を行うと共に、溶接トーチを通常の溶接速度よりも遅い溶接トーチクリーティング速度で溶接方向に移動させながら第2のクリーティング電流及び第2のクリーティング電圧で第2のワイヤが第2のワイヤクリーティング処理をする消耗2電極アーク溶接終了方法である。



1

2

【特許請求の範囲】

【請求項1】 1つの溶接トーチから互いに電気的に絶縁された第1のワイヤ及び第2のワイヤをそれぞれ予め設定した送給速度で送給し、第1のワイヤには予め設定した第1のピーク電流の通電と予め設定した第1のベース電流の通電とを1周期とする通電を繰り返すと共に、第2のワイヤには予め設定した第2のピーク電流の通電と予め設定した第2のベース電流の通電とを1周期とする通電を繰り返し、第1のワイヤ及び第2のワイヤと被溶接物との間に2つのアークをそれぞれ発生させて溶接する溶接方法の消耗2電極アーク溶接終了方法において、溶接トーチが溶接終了位置に達したときに第1のワイヤの送給を停止又は略零にして通常の溶接電流のピーク値よりも小さいピーク値で通常の溶接電流のベース値よりも大きいベース値で第1のワイヤのアンチスチック処理を行うと共に、溶接トーチを通常の溶接速度よりも遅い溶接トーチクレータ処理速度で溶接方向に移動させながら第2のクレータピーク電流及び第2のクレータベース電流及び第2クレータ電圧で第2のワイヤが第2のワイヤクレータ処理をする消耗2電極アーク溶接終了方法。

【請求項2】 1トーチ内で2本のワイヤを送給して溶接する消耗2電極アーク溶接終了方法において、溶接トーチが溶接終了位置に達すると、第1の通常の溶接ピーク電流よりも小さい第1のアンチスチックピーク電流と第1の通常の溶接ベース電流よりも大きい第1のアンチスチックベース電流とが設定され、第1のワイヤのアンチスチック処理が行われる第1のアンチスチック電流電圧設定及び第1のワイヤアンチスチック処理ステップと、第2の変調回路から出力される第2のパルス周期信号が第2のピークベース切換回路に入力される第2のパルス周期信号入力ステップと、溶接トーチが通常の溶接速度よりも遅い溶接トーチクレータ処理速度で移動して第2のワイヤがクレータ処理を行う第2のワイヤクレータ処理ステップとからなる消耗2電極アーク溶接終了制御方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、消耗電極アーク溶接において、1トーチ内で2本の消耗電極（以下、ワイヤという）を送給して溶接するアーク溶接の終了方法の改善に関するものである。

【0002】

【従来の技術】各種溶接構造物の建造において、薄板高速溶接又は厚板高溶着溶接を行うことによって作業能率の向上を図っているが、さらに向上させるために、図2に示すように、1本のトーチから2本のワイヤを送給する2電極1トーチ方式の消耗電極アーク溶接方法が採用されている。図2は、一般的な1本のトーチから2本のワイヤを送給する2電極1トーチ方式の消耗電極アーク

溶接方法を示す図である。同図において、第1のチップA5及び第2のチップB5と被溶接物2との間に図3で説明する第1の溶接電源装置APS及び第2の溶接電源装置BPSからそれぞれ電力を供給し、第1のチップA5及び第2のチップB5からそれぞれ送給される第1のワイヤA1及び第2のワイヤB1のそれぞれの先端A1a及びB1aから第1のアークA3及び第2のアークB3がそれぞれ発生している。ノズル10は第1のチップA5及び第2のチップB5を囲繞して、ノズル10の内部にシールドガス11を供給する。

【0003】図2において、第1のワイヤA1から発生している第1のアークA3によって形成される溶融池21の溶融金属が表面張力によって後方へ流れていこうとするが、第2のワイヤB1から発生している第2のアークB3のアーク力がこの後方へ流れようとする溶融金属を第1のワイヤA1から発生する第1のアークA3の直下へ押し戻して、各溶接位置における溶融金属量を均一にしている。

【0004】図3は前述した2電極1トーチ方式の溶接ロボットの一般的な構成を示す図である。同図において、第1のチップA5及び第2のチップB5を有する溶接トーチ4がマニピュレータ12の先端に取付けられ、第1のチップA5に供給する第1の溶接電源装置APS及び第2のチップB5に供給する第2の溶接電源装置BPSが第1のチップA5及び第2のチップB5と被溶接物2との間にそれぞれ電力を供給する。第1のワイヤ送給装置A8及び第2のワイヤ送給装置B8が第1のチップA5及び第2のチップB5にそれぞれワイヤを送給する。ロボット制御装置13がマニピュレータ12及び第1の溶接電源装置APS及び第2の溶接電源装置BPSを制御する。

【0005】図4は、従来技術及び本発明の消耗2電極アーク溶接終了方法において、第1のワイヤA1及び第2のワイヤB1を送給し、第2のワイヤB1が第2のワイヤクレータ処理を行う方法を説明する図である。同図（A）は2電極1トーチ方式消耗電極アーク溶接中の状態である。同図において、ノズル10から第1のワイヤA1及び第2のワイヤB1が突出し、図3に示す第1の溶接電源装置APS及び第2の溶接電源装置BPSから第1のワイヤA1及び第2のワイヤB1と被溶接物8との間にそれぞれ電力が供給されて、第1のワイヤ先端A1a及び第2のワイヤ先端B1aから第1のアークA3及び第2のアークB3がそれぞれ発生し、溶接ビード9が形成されている。

【0006】そして、図4（B）に示すように、第1のワイヤ先端A1aが溶接終了位置P1に達したときに、第1のワイヤA1の送給及び通電を停止して、第1のワイヤA1のアンチスチック処理を行う。ここで、アンチスチック処理とは、ワイヤ送給装置に停止信号が入力された後も、モータは慣性力によってワイヤを送給する。し

3

たがって、ワイヤが溶融池に突っ込み、溶融池が冷却するとワイヤ先端が溶着金属に固着（スチック）してしまう。このスチックを防ぐために、ワイヤ送給装置に停止信号が入力された後に、溶接電流値よりも小さい電流を通電することによってワイヤの溶融を維続させて、ワイヤが溶融池に突っ込むことを防止する処理である。

【0007】第1のワイヤA1がアンチスチック処理を行うと共に、第2のワイヤB1が第2のワイヤクレータ処理を開始する。図4（B）に示されたL1は、第1のワイヤ先端A1aと第2のワイヤ先端B1aとの距離であるワイヤ先端間距離である。その後、同図（C）に示すように、溶接トーチ4を溶接方向にワイヤ先端間距離L1だけ移動させながら第2のワイヤB1が第2のワイヤクレータ処理を行う。

【0008】ここで第2のワイヤクレータ処理とは、第1のワイヤA1の送給及び通電を停止して、第2のワイヤB1のみに通電して溶接トーチ4を溶接方向に移動させながら溶接終了処理を行うことである。第1クレータ処理期間の電流値、電圧値及び速度を任意に設定でき、通常、溶接トーチが溶接終了位置に達するまでの溶接（以下、通常の溶接という）の電流値、電圧値及び速度よりも低い値で行う。

【0009】図5は、図4に続く溶接終了方法を説明する図である。図4（C）に続く図5（A）及び（B）について説明する。そして、図5（A）に示すように、溶接トーチ4がワイヤ先端間距離L1を移動し終わると溶接トーチ4が停止して、図5（B）に示すように、第2のワイヤB1の送給及び通電を停止して、第2のワイヤ4がアンチスチック処理を行い、溶接を終了する。

【0010】図6は、従来技術の消耗2電極アーク溶接装置の構成図であり、図7は、周期信号切換回路BSW2と第2のピーク電流設定切換回路BSW3と第2のベース電流設定切換回路BSW4と第2の電圧設定切換回路BSW5との詳細を示す図である。図6に示すように、この溶接装置は、第1の溶接電源装置APS、第1のワイヤ送給装置AWF、第2の溶接電源装置BPS、第2のワイヤ送給装置BWF及び溶接トーチ4から構成されている。溶接トーチ4には、相互に電気的に絶縁された第1のコンタクトチップA41及び第2のコンタクトチップB41が装着されており、これらのコンタクトチップA41及びB41を通して第1のワイヤA1及び第2のワイヤB1が送給及び給電されて、被溶接物2との間に第1のアークA3及び第2のアークB3が発生する。これらの2つのアークによって1つの溶融池21が形成される。

【0011】第1の溶接電源装置APSは、一点鎖線で囲んだ範囲内の各回路ブロックから構成されており、以下、これらの回路ブロックについて説明する。出力制御回路INVは、商用電源を入力として出力制御を行い、アーク負荷に適した出力を供給する。一般的に、この出力制御回路INVとしては、インバータ制御回路、チョ

4

ッパ制御回路、サイリスタ位相制御回路等が慣用されている。例えば、インバータ制御回路は、交流の商用電源を整流する1次側整流回路と、整流されたリップルのある電圧を平滑する平滑回路と、平滑された直流電圧を高周波交流に変換するインバータ回路と、高周波交流をアーク負荷に適した電圧に降圧する高周波変圧器と、降圧された交流を再び整流する2次側整流回路と、整流されたリップルのある直流を平滑する直流リアクトルとから構成されており、後述する電流誤差増幅信号Eiに従つて上記のインバータ回路を形成する複数組のパワートランジスタのオン／オフが制御されて出力制御が行われる。

【0012】第1の電圧検出回路AVDは、第1のワイヤA1と被溶接物2との間の第1の溶接電圧AVwを検出して平均化した第1の電圧検出信号AVdを出力する。第1の電圧設定回路AVSは、予め設定した溶接中の平均電圧を設定する第1の電圧設定信号AVsを出力する。電圧誤差増幅回路EVは、フィードバック信号である上記第1の電圧検出信号AVdと、目標値である上記第1の電圧設定信号AVsとの誤差を増幅して、電圧誤差増幅信号EVを出力する。V/F変換回路VFは、上記の電圧誤差増幅信号EVを入力としてV/F変換を行い、V/F変換信号Vfを出力する。ピーク電流通電時間設定回路TPは、予め設定したピーク電流通電時間設定信号TPを出力する。モノマルチバイブレータMMは、上記のV/F変換信号VfがLowレベルからHighレベルに変化することをトリガとして、上記のピーク電流通電時間設定信号TPによって設定した時間だけHighレベルとなる、第1のパルス周期信号ATfを出力する。

【0013】上記の電圧誤差増幅回路EV、V/F変換回路VF、ピーク電流通電時間設定回路TP及びモノマルチバイブレータMMから第1の変調回路AMCが形成される。この第1の変調回路AMCは、上記の第1の電圧検出信号AVdと上記の第1の電圧設定信号AVsとを入力として、それらの信号間の差による周波数変調制御によって上記の第1のパルス周期信号ATfを出力する。

【0014】第1のピーク電流設定回路AIPは、予め設定した第1のピーク電流設定信号AIPを出力する。第1のベース電流設定回路AIBは、予め設定した第1のベース電流設定信号AIBを出力する。第1の切換回路ASWは、上記の第1のパルス周期信号ATfがHighレベルのときは、a側に接続されて上記の第1のピーク電流設定信号AIPを第1の電流制御設定信号AIscとして出力し、上記の第1のパルス周期信号ATfがLowレベルのときは、b側に接続されて上記の第1のベース電流設定信号AIBを第1の電流制御設定信号AIscとして出力する。電流検出回路IDは、第1の溶接電流AIwを検出して、電流検出信号IDを出力する。

50

電流誤差増幅回路E Iは、フィードバック信号である電流検出信号I dと、目標値である第1の電流制御設定信号A I scとの誤差を増幅して、電流誤差増幅信号E iを出力する。この電流誤差増幅信号E iに従って出力制御が行われて、溶接ワイヤA 1と被溶接物2との間に第1の溶接電圧A Vwが印加されて、第1の溶接電流A I wが通電する。

【0015】第1の送給速度設定回路AWSは、電源装置の外部に設けられており、第1の送給速度設定信号A Wsを出力する。送給制御回路WCは、第1の送給速度設定信号A Wsを入力として送給制御信号W cを出力する。第1のワイヤ送給装置AWFは、上記の送給制御信号W cに従って第1のワイヤA 1の送給を制御する。

【0016】次に、第2の溶接電源装置BPSについて説明する。図6において、BSW2は周期信号切換回路であって、周期信号切換回路BSW2のa側が接続されているときは、第1の変調回路AMCから出力される第1のパルス周期信号AT fが第2のピークベース切換回路BSW1に入力される。また、周期信号切換回路BSW2のb側が接続されているときは、第2の変調回路BMCから出力される第2のパルス周期信号BT fが第2のピークベース切換回路BSW1に入力される。

【0017】図7に示す第2の通常の溶接電圧設定回路BVS1は、予め設定した溶接中の平均電圧を設定する第2の通常の溶接電圧設定信号BVs1を出力する。第2のクレータ電圧設定回路BVS2は、予め設定したクレータ処理中の平均電圧を設定する第2のクレータ電圧設定信号BVs2を出力する。第2の電圧設定切換回路BSW5は、図3に示すロボット制御装置13から溶接開始信号が入力されたとき、a側に接続されて第2の通常の溶接電圧設定信号BVs1を第2の電圧設定信号BVscとして出力する。また、図3に示すロボット制御装置13から第2のワイヤクレータ処理指令信号が入力されたとき、b側に接続されて第2のクレータ電圧設定信号BVs2を第2の電圧設定信号BVscとして出力する。

【0018】図7に示す第2の通常の溶接ピーク電流設定回路BIP1は、予め設定した通常の溶接中のピーク電流を設定する第2の通常の溶接ピーク電流設定信号BIP1を出力する。第2のクレータピーク電流設定回路BIP2は予め設定したクレータ処理中のピーク電流を設定する第2のクレータピーク電流設定信号BIP2を出力する。第2のピーク電流設定切換回路BSW3は、図3に示すロボット制御装置13から溶接開始信号が入力されたときは、a側に接続されて第2の通常の溶接ピーク電流設定信号BIP1を第2のピーク電流設定信号BIPsとして出力する。また、図3に示すロボット制御装置13から第2のワイヤクレータ処理指令信号が入力されたときは、b側に接続されて第2のクレータピーク電流設定信号BIP2を第2のピーク電流設定信号BIPsとして出力する。

【0019】図7に示す第2の通常の溶接ベース電流設

定回路BIB1は、予め設定した通常の溶接中のベース電流を設定する第2の通常の溶接ベース電流設定信号BIB1を出力する。第2のクレータベース電流設定回路BIB2は予め設定したクレータ処理中のベース電流を設定する第2のクレータベース電流設定信号BIB2を出力する。第2のベース電流設定切換回路BSW4は、図3に示すロボット制御装置13から溶接開始信号が入力されたときは、a側に接続されて第2の通常の溶接ベース電流設定信号BIB1を第2のベース電流設定信号BIBsとして出力する。また、図3に示すロボット制御装置13から第2のワイヤクレータ処理指令信号が入力されたときは、b側に接続されて第2のクレータベース電流設定信号BIB2を第2のベース電流設定信号BIBsとして出力する。

【0020】図6において、第2の溶接電源装置BPSのその他の回路ブロック及び第2のワイヤ送給装置BWFの回路ブロックの説明は、上記の第1の溶接電圧AVw及び第1の溶接電流A I wを第2の溶接電圧BVw及び第2の溶接電流B I wに、第1の電圧検出回路AVD及び第1の電圧検出信号AVdを第2の電圧検出回路BV D及び第2の電圧検出信号BVdに、第1の変調回路AMCを第2の変調回路BMCに、第1のパルス周期信号AT fを第2のパルス周期信号BT fに、第1のピークベース電流切換回路ASW1及び第1の電流制御設定信号A I scを第2のピークベース電流切換回路BSW1及び第2の電流制御設定信号B I scに、第1の送給速度設定回路AWSを第2の送給速度設定回路BWSに、第1のワイヤ送給装置AWFを第2のワイヤ送給装置BWFに、それぞれ読み替えることで説明は同様になるので省略する。結果的に、上記の第2の溶接電源装置BPSによって第2の溶接電圧BVwが印加すると共に、上記の第2のワイヤ送給装置BWFによって第2のワイヤB1が送給されて、被溶接物2との間に第2のアークB3が発生して第2の溶接電流B I wが通電する。

【0021】上述したように、第1の溶接電源装置APS及び第2の溶接電源装置BPSにおいて、周期信号切換回路BSW2のb側が接続されているときは、第2の変調回路BMCから出力される第2のパルス周期信号BT fが第2のピークベース切換回路BSW1に入力される。したがって、電圧フィードバック制御を行う電圧誤差増幅回路EV及び電流フィードバック制御を行う電流誤差増幅回路EIは、周期信号切換回路BSW2のb側が接続されているときは、両電源装置間では独立しているために、第1の溶接電流A I wと第2の溶接電流B I wとの通電タイミングはアトランダムになる。

【0022】上記の第1の溶接電源装置APS及び第2の溶接電源装置BPSでは、電圧フィードバック制御によるアーク長制御及び電流フィードバック制御による電流波形制御の2つの制御が同時に行われている。これらの制御は両電源装置間で完全に独立して行われている。

【0023】図8は、従来技術の溶接終了時における波

形を示す図である。同図(A)は、図3に示すロボット制御装置13から第1の溶接電源装置APSに入力される第1のワイヤアンチスチック処理指令信号の時間の経過tを示し、同図(B)は第1の溶接電流AIwの時間の経過tを示し、同図(C)は溶接トーチ移動速度の時間の経過tを示し、同図(D)は、図3に示すロボット制御装置13から第2の溶接電源装置BPSに入力される第2のワイヤクレータ処理指令信号の時間の経過tを示し、同図(E)は、図3に示すロボット制御装置13から第1の溶接電源装置APSに入力される第2のワイヤアンチスチック処理指令信号の時間の経過tを示し、同図(F)は第2の溶接電流BIwの時間の経過tを示す。

【0024】図8の時刻t1において、溶接トーチ4が図4に示す溶接終了位置P1に達すると、図3に示すロボット制御装置13から第1のワイヤアンチスチック処理指令信号が第1の電圧設定回路AVSと第1の送給速度設定回路AWSとに入力される。したがって、第1のワイヤA1の送給が停止され、第1のワイヤA1のアンチスチック処理が行われ、アンチスチック処理終了後に第1のワイヤA1の通電が停止される。また、図3に示すロボット制御装置13からマニピュレータ12に通常の溶接速度よりも遅い溶接トーチクレータ処理速度で溶接トーチを移動させる溶接トーチクレータ処理移動指令信号が入力される。また、図6及び図7に示すように、ロボット制御装置13から第2のワイヤクレータ処理指令信号が周期信号切換回路BSW2と第2のピーク電流設定切換回路BSW3と第2のベース電流設定切換回路BSW4と第2の電圧設定切換回路BSW5と第2の送給速度設定回路BWSに入力される。したがって、周期信号切換回路BSW2はb側に接続されて第1のパルス周期信号ATfの入力を停止して、第2の変調回路BMCの第2のパルス周期信号BTfを入力して第2のピークベース電流切換回路BSW1に出力する。また、第2のピーク電流設定切換回路BSW3はb側に接続されて第2のクレータピーク電流設定信号BIP2を出力する。また、第2のベース電流設定切換回路BSW4はb側に接続されて第2のクレータベース電流設定信号BIB2を出力する。また、第2の電圧設定切換回路BSW5はb側に接続されて第2のクレータ電圧設定信号BVs2を出力する。その結果、溶接トーチ4が通常の溶接速度よりも遅い溶接トーチクレータ処理速度で移動して第2のワイヤB1が第2のワイヤクレータ処理を行う。

【0025】

【発明が解決しようとする課題】従来技術の溶接終了方法は図8に示すように、第1のワイヤA1がアンチスチック処理を行っている期間は、第1のワイヤA1の送給が次第に減速するためにアーク長が伸びて第1の電圧検出回路AVDの検出電圧が増加する。したがって、第1の変調回路AMCの第1のパルス周期ATfが減少するため、第1の溶接電流AIwのベース期間が、同図

(B)に示すように、TaからTbまで次第に長くなる。

【0026】図9は、従来技術の溶接終了方法の第1のワイヤA1のアンチスチック処理を行う期間において、第1の溶接電流AIwと第2の溶接電流BIwとの詳細を示す図であって、同図(A)は第1のワイヤアンチスチック処理指令信号の時間の経過tを示し、同図(B)は第1の溶接電流AIwの時間の経過tを示し、同図(C)は第2のワイヤクレータ処理指令信号の時間の経過tを示し、同図(D)は第2の溶接電流BIwを示す。同図において、第1の溶接電流AIwのベース期間と第2の溶接電流BIwのピーク期間とが重なる期間Tcのときは、図10に示すように、第2のワイヤB1の第2のアークB3によって第1のアークA3に作用する電磁力Fによって第1のアークA3が第2のアークB3に引き寄せられた状態になるために、第1のアークA3のアーク切れが発生しやすくなる。図10は、従来技術の第1のワイヤA1のアンチスチック処理を行う期間のアークの偏位を説明する図である。上記のようにアークA3のアーク長が伸びるために第1の電圧検出回路AVDの検出電圧が増加し、V/F変換信号Vfの周波数が減少し、第1のパルス周期ATfが増加してベース期間がさらに長くなる。したがって、第1の溶接電流AIwのベース期間と第2の溶接電流BIwのピーク期間とが重なる回数が増加して、さらに第1のアークA3のアーク切れが発生しやすくなる。その結果、第1のワイヤA1が被溶接物2に突っ込むことがあり、溶接ビード9の終端部が不整になる。

【0027】

30 【課題を解決するための手段】出願時の請求項1に記載の発明は、1つの溶接トーチ4から互いに電気的に絶縁された第1のワイヤA1及び第2のワイヤB1をそれぞれ予め設定した送給速度で送給し、上記第1のワイヤA1には予め設定した第1のピーク電流AIpの通電と予め設定した第1のベース電流AIbの通電とを1周期とする通電を繰り返すと共に、上記第2のワイヤB1には予め設定した第2のピーク電流BIPの通電と予め設定した第2のベース電流BIBの通電とを1周期とする通電を繰り返し、上記第1のワイヤA1及び上記第2のワイヤB1と被溶接物2との間に2つのアークA3及びB3をそれぞれ発生させて溶接する溶接方法の消耗2電極アーク溶接終了方法において、溶接トーチ4が溶接終了位置P1に達したときに第1のワイヤA1の送給を停止又は略零にして通常の溶接電流のピーク値よりも小さいピーク値で通常の溶接電流のベース値よりも大きいベース値で第1のワイヤA1のアンチスチック処理を行うと共に、溶接トーチ4を通常の溶接速度よりも遅い溶接トーチクレータ処理速度で溶接方向に移動させながら第2のクレータピーク電流BIP2及び第2のクレータベース電流BIB2及び第2クレータ電圧BVs2で第2のワイヤB1が

第2のワイヤクレータ処理をする消耗2電極アーク溶接終了方法である。

【0028】出願時の請求項2に記載の発明は、1トーチ内で2本のワイヤを送給して溶接する消耗2電極アーク溶接終了方法において、溶接トーチ4が溶接終了位置P1に達すると、第1の通常の溶接ピーク電流AIp1よりも小さい第1のアンチスチックピーク電流AIp3と第1の通常の溶接ベース電流AIb1よりも大きい第1のアンチスチックベース電流AIb3とが設定され、第1のワイヤA1のアンチスチック処理が行われる第1のアンチスチック電流電圧設定及び第1のワイヤアンチスチック処理ステップ(ステップST8及びステップST9)と、第2の変調回路BMCから出力される第2のパルス周期信号BTfが第2のピークベース切換回路BSW1に入力される第2のパルス周期信号入力ステップ(ステップST12)と、溶接トーチが通常の溶接速度よりも遅い溶接トーチクレータ処理速度で移動して第2のワイヤB1がクレータ処理を行う第2のワイヤクレータ処理ステップ(ステップST14)とからなる消耗2電極アーク溶接終了制御方法である。

【0029】

【発明の実施の形態】図1は、本出願に係る発明の特徴を最もよく表す図である。後述する図11と同じなどで、説明は図14で後述する。発明の実施の形態は、出願時の請求項2に記載の消耗2電極アーク溶接終了制御方法であって、1トーチ内で2本のワイヤを送給して溶接する消耗2電極アーク溶接終了方法において、溶接トーチ4が溶接終了位置P1に達すると、第1の通常の溶接ピーク電流AIp1よりも小さい第1のアンチスチックピーク電流AIp3と第1の通常の溶接ベース電流AIb1よりも大きい第1のアンチスチックベース電流AIb3とが設定され、第1のワイヤA1のアンチスチック処理が行われる第1のアンチスチック電流電圧設定及び第1のワイヤアンチスチック処理ステップ(ステップST8及びステップST9)と、第2の変調回路BMCから出力される第2のパルス周期信号BTfが第2のピークベース切換回路BSW1に入力される第2のパルス周期信号入力ステップ(ステップST12)と、溶接トーチが通常の溶接速度よりも遅い溶接トーチクレータ処理速度で移動して第2のワイヤB1がクレータ処理を行う第2のワイヤクレータ処理ステップ(ステップST14)とからなる消耗2電極アーク溶接終了制御方法である。

【0030】

【実施例】図11は本発明の消耗2電極アーク溶接装置の構成図であり、図12は、第1の溶接電源APSの第1のピーク電流設定切換回路ASW6と第1のベース電流設定切換回路ASW7と第1の電圧設定切換回路ASW8との詳細を示す図であり、図13は、第2の溶接電源BPSの周期信号切換回路BSW2と第2のピーク電流設定切換回路BSW6と第2のベース電流設定切換回路BSW7と第2の電圧設

定切換回路BSW8との詳細を示す図である。

【0031】まず、第1の溶接電源装置APSの回路ブロックについて説明する。図12において、第1の通常の溶接電圧設定回路AVS1は、予め設定した通常の溶接電圧を設定する第1の通常の溶接電圧設定信号AVs1を出力する。また、第1のアンチスチック電圧設定回路AVS3は、予め設定したアンチスチック処理中の電圧を設定する第1のアンチスチック電圧設定信号AVs3を出力する。第1の電圧設定切換回路ASW8は、図3に示すロボット制御装置13から溶接開始信号が入力されたとき、a側に接続されて第1の通常の溶接電圧設定信号AVs1を第1の電圧設定信号AVscとして出力する。また、図3に示す、ロボット制御装置13から第1のワイヤアンチスチック処理指令信号が入力されたとき、c側に接続されて第1のアンチスチック電圧設定信号AVs3を第1の電圧設定信号AVscとして出力する。

【0032】図12に示す第1の通常の溶接ピーク電流設定回路AIp1は予め設定した通常の溶接のピーク電流を設定する第1の通常の溶接電流設定信号AIp1を出力する。また、第1のアンチスチックピーク電流設定回路AIp3は予め設定した通常の溶接のピーク電流よりも小さいアンチスチック処理中のピーク電流を設定する第1のアンチスチックピーク電流設定信号AIp3を出力する。第1のピーク電流設定切換回路ASW6は、図3に示すロボット制御装置13から溶接開始信号が入力されたとき、a側に接続されて第1の通常の溶接ピーク電流設定信号AIp1を第1のピーク電流設定信号AIpsとして出力する。また、図3に示すロボット制御装置13から第1のワイヤアンチスチック処理指令信号が入力されたとき、c側に接続されて第1のアンチスチックピーク電流設定信号AIp3を第1のピーク電流設定信号AIpsとして出力する。

【0033】図12に示す第1の通常の溶接電流設定回路AIB1は予め設定した通常の溶接ベース電流を設定する第1の通常の溶接電流設定信号Aib1を出力する。また、第1のアンチスチックベース電流設定回路AIB3は予め設定した通常の溶接ベース電流よりも大きい第1のワイヤアンチスチック処理中のベース電流を設定する第1のアンチスチックベース電流設定信号Aib3を出力する。第1のベース電流切換回路ASW7は、図3に示すロボット制御装置13から溶接開始信号が入力されたとき、a側に接続されて第1の通常の溶接ベース電流設定信号Aib1を第1のベース電流設定信号Aibsとして出力する。また、図3に示すロボット制御装置13から第1のワイヤアンチスチック処理信号が入力されたとき、c側に接続されて第1のアンチスチックベース電流設定信号Aib3を第1のベース電流設定信号Aibsとして出力する。その他の機能は図6に示す機能と同じ符号を付して説明を省略する。

【0034】次に、図11に示す第2の溶接電源装置BPSの回路ブロックについて説明する。図13に示す第2の通常の溶接電圧設定回路BVS1は、予め設定した通常

11

の溶接電圧を設定する第2の通常の溶接電圧設定信号BV_{s1}を出力する。また、第2のクレータ電圧設定回路BVS₂は、予め設定したクレータ処理中の電圧を設定する第2のクレータ電圧設定信号BV_{s2}を出力する。また、第2のアンチスチック電圧設定回路BVS₃は、予め設定したアンチスチック処理中の電圧を設定する第2のアンチスチック電圧設定信号BV_{s3}を出力する。第1の電圧設定切換回路BSW₈は、図3に示すロボット制御装置13から溶接開始信号が入力されたとき、a側に接続されて第2の通常の溶接電圧設定信号BV_{s1}を第2の電圧設定信号BV_{sc}として出力する。また、図3に示すロボット制御装置13から第2のワイヤクレータ処理指令信号が入力されたとき、b側に接続されて第2のクレータ電圧設定信号BV_{s2}を第2の電圧設定信号BV_{sc}として出力する。また、図3に示すロボット制御装置13から第2のワイヤアンチスチック処理指令信号が入力されたときは、c側に接続されて第2のアンチスチック電圧設定信号BV_{s3}を第2の電圧設定信号BV_{sc}として出力する。

【0035】図13に示す第2の通常の溶接ピーク電流設定回路BIP₁は予め設定した通常の溶接のピーク電流を設定する第2の通常の溶接電流設定信号BIP₁を出力する。また、第2のクレータピーク電流設定回路BIP₂は予め設定したクレータ処理中のピーク電流を設定する第2のクレータピーク電流設定信号BIP₂を出力する。また、第2のアンチスチックピーク電流設定回路BIP₃は予め設定した通常の溶接のピーク電流よりも小さいアンチスチック処理中のピーク電流を設定する第2のアンチスチックピーク電流設定信号BIP₃を出力する。第2のピーク電流設定切換回路BSW₆は、図3に示すロボット制御装置13から溶接開始信号が入力されたとき、a側に接続されて第2の通常の溶接ピーク電流設定信号BIP₁を第2のピーク電流設定信号BIP₁として出力する。また、ロボット制御装置13から第2のクレータ処理指令信号が入力されたとき、b側に接続されて第2のクレータピーク電流設定信号BIP₂を第2のピーク電流設定信号BIP₁として出力する。また、ロボット制御装置13から第2のワイヤアンチスチック処理指令信号が入力されたとき、c側に接続されて第2のアンチスチックピーク電流設定信号BIP₃を第2のピーク電流設定信号BIP₁として出力する。

【0036】図13に示す第2の通常の溶接電流設定回路BIB₁は予め設定した通常の溶接ベース電流を設定する第2の通常の溶接電流設定信号BIB₁を出力する。また、第2のクレータベース電流設定回路BIB₂は予め設定した第2のクレータ処理中のベース電流を設定する第2のクレータベース電流設定信号BIB₂を出力する。また、第2のクレータベース電流設定回路BIB₃は予め設定した第2のワイヤアンチスチック処理中のベース電流を設定する第2のアンチスチックベース電流設定信号BIB₃を出力する。第2のベース電流設定切換回路BSW₇は、図3に示すロボット制御装置13から溶接開始信号が入力されたと

12

き、a側に接続されて第2の通常の溶接ベース電流設定信号BIB₁を第2のベース電流設定信号BIB₃として出力する。また、図3に示すロボット制御装置13から第2のクレータ処理信号が入力されたとき、b側に接続されて第2のクレータベース電流設定信号BIB₂を第2のベース電流設定信号BIB₃として出力する。また、図3に示すロボット制御装置13から第2のワイヤアンチスチック処理信号が入力されたとき、c側に接続されて第2のアンチスチックベース電流設定信号BIB₃を第2のベース電流設定信号BIB₃として出力する。その他の機能は図6に示す機能と同じ符号を付して説明を省略する。

【0037】次に、本発明の消耗2電極アーク溶接終了方法を図14及び図15に示す信号のタイムチャートと図16乃至図18に示すフローチャートとを参照して説明する。

【図14及び図15の説明】図14は、本発明の溶接終了時における波形を示す図である。同図(A)は、図3に示すロボット制御装置13から第1の溶接電源装置APSに入力される第1のワイヤアンチスチック処理指令信号の時間の経過tを示し、同図(B)は第1の溶接電流AIwの時間の経過tを示し、同図(C)は溶接トーチ移動速度の時間の経過tを示し、同図(D)は、図3に示すロボット制御装置13から第2の溶接電源装置BPSに入力される第2のワイヤクレータ処理指令信号の時間の経過tを示し、同図(E)は、図3に示すロボット制御装置13から第2の溶接電源装置BPSに入力される第2のワイヤアンチスチック処理指令信号の時間の経過tを示し、同図(F)は第2の溶接電流BIwの時間の経過tを示す。

【0038】図15は、本発明の消耗2電極アーク溶接終了方法を実施したときの第1のワイヤA1のアンチスチック処理を行う期間において、第1の溶接電流AIwと第2の溶接電流BIwとの詳細を示す図であって、同図(A)は第1のワイヤアンチスチック処理指令信号の時間の経過tを示し、同図(B)は第1の溶接電流AIwの時間の経過tを示し、同図(C)は第2のワイヤクレータ処理指令信号の時間の経過tを示し、同図(D)は第2の溶接電流BIwを示す。

【0039】【図16乃至図18の説明】図16乃至図40は、本発明の消耗2電極アーク溶接終了方法を示すフローチャートである。図16に示すステップST1「溶接開始信号入力ステップ」において、ロボット制御装置13から第1の溶接電源装置APS及び第2の溶接電源装置BPSに溶接開始信号が入力される。

【0040】ステップST2「第1の通常の溶接電流電圧設定ステップ」において、前述した図12に示す第1のピーク電流設定切換回路ASW₆と第1のベース電流設定切換回路ASW₇と第1の電圧設定切換回路ASW₈とのそれぞれの切換端子がa側に切り替わり、第1の通常の溶接ビ

ーク電流AIp₁と第1の通常の溶接ベース電流AIb₁と第1

13

の通常の溶接電圧AVs1とが設定される。

【0041】ステップST3「周期信号切換回路通常溶接切換ステップ」において、周期信号切換回路BSW2の切換端子がa側に切り換わり、第1の溶接電源装置APSの第1のパルス周期信号ATfが第2の溶接電源装置BPSに入力される。

【0042】ステップST4「第2の通常の溶接電流電圧設定ステップ」において、第2のピーク電流設定切換回路BSW6と第2のベース電流設定切換回路BSW7と第2の電圧設定切換回路BSW8とのそれぞれの切換端子がa側に切り換わり、第2の通常の溶接ピーク電流BIp1と第2の通常の溶接ベース電流BIB1と第2の通常の溶接電圧BVs1とが設定される。

【0043】ステップST5「溶接トーチ通常溶接移動指令信号入力ステップ」において、ロボット制御装置13からマニピュレータ21に通常の溶接速度で溶接トーチ4を移動させる溶接トーチ通常溶接移動指令信号が入力される。

【0044】図17に示すステップST6「溶接電圧印加ステップ」において、第1のワイヤA1及び第2のワイヤB1と被溶接物2との間に溶接電圧が印加されて溶接トーチ4が通常の溶接速度で移動して溶接が開始される。

【0045】ステップST7「第1のワイヤアンチスチック処理指令信号入力ステップ」及び図14に示す時刻t1において、溶接トーチ4が溶接終了位置P1に達すると、ロボット制御装置13から第1の溶接電源装置APSに第1のワイヤアンチスチック処理指令信号が入力される。

【0046】ステップST8「第2のパルス周期信号入力ステップ」において、周期信号切換回路BSW2の切換端子がb側に切り換わり、第2の変調回路BMCから出力される第2のパルス周期信号BTfが第2のピークベース切換回路BSW1に入力される。

【0047】下記のステップST9及びステップST10とステップST11乃至ステップST14とは独立して行われる。ステップST9「第1のアンチスチック電流電圧設定ステップ」において、第1のピーク電流設定切換回路ASW6と第1のベース電流設定切換回路ASW7と第1の電圧設定切換回路ASW8とのそれぞれの切換端子がc側に切り換わり、第1の通常の溶接ピーク電流AIp1よりも小さい第1のアンチスチックピーク電流AIp3と第1の通常の溶接ベース電流AIB1よりも大きい第1のアンチスチックベース電流AIB3と第1のアンチスチック電圧AVs3とが設定される。

【0048】ステップST10「第1のワイヤアンチスチック処理ステップ」において、第1のワイヤA1のアンチスチック処理が行われる。

【0049】ステップST11「第2のワイヤクレータ処理指令信号入力ステップ」において、ロボット制御装

10

14

置13から第2の溶接電源装置BPSに第2のワイヤクレータ処理指令信号が入力される。

【0050】図18に示すステップST12「第2のクレータ電流電圧設定ステップ」において、第2のピーク電流設定切換回路BSW6と第2のベース電流設定切換回路BSW7と第2の電圧設定切換回路BSW8とのそれぞれの切換端子がb側に切り換わり、第2のクレータピーク電流BIp2と第2のクレータベース電流BIB3と第2のクレータ電圧BVs3とが設定される。

【0051】ステップST13「溶接トーチクレータ処理移動指令信号入力ステップ」において、ロボット制御装置13からマニピュレータ21に通常の溶接速度よりも遅い溶接トーチクレータ処理速度で溶接トーチを移動させる溶接トーチクレータ処理移動指令信号が入力される。

【0052】ステップST14「第2のワイヤクレータ処理ステップ」において、溶接トーチが溶接トーチクレータ処理速度で移動して第2のワイヤB1がクレータ処理を行う。図14に示す時刻t2において、第1のワイヤのアンチスチック処理が終了して第1のワイヤの通電が停止する。

【0053】ステップST15「第2のワイヤアンチスチック処理指令信号入力ステップ」及び図14に示す時刻t3において、ロボット制御装置13から第2の溶接電源装置BPSに第2のワイヤアンチスチック処理指令信号が入力される。

【0054】ステップST16「第2のアンチスチック電流電圧設定ステップ」において、第2のピーク電流設定切換回路BSW6と第2のベース電流設定切換回路BSW7と第2の溶接電圧設定切換回路BSW8とのそれぞれの切換端子がc側に切り換わり、第2のアンチスチックピーク電流BIp3と第2のアンチスチックベース電流BIB3と第2のアンチスチック電圧BVs3とが設定される。

【0055】ステップST17「第2のワイヤアンチスチック処理ステップ」において、第2のワイヤB1のアンチスチック処理が行われる。図14に示す時刻t4において、第2のワイヤB1のアンチスチック処理が終了して第2の溶接電流BIwの通電が停止する。

【0056】上記のステップによる本発明の消耗2電極アーケ溶接終了制御方法は、図14及び図15に示すように、第1のワイヤA1をアンチスチック処理する期間に第1の溶接電流AIwのピーク電流を通常の溶接電流のピーク電流よりも小さくし、さらに、第1の溶接電流AIwのベース電流を通常の溶接電流のベース電流よりも大きくしている。したがって、第1の溶接電流AIwのベース期間と第2の溶接電流BIwのピーク期間とが重なるとき、第1の溶接電流AIwのベース電流を大きくしているので、第2のワイヤB1の第2のアーケB3によって第1のアーケA3に作用する電磁力Fによる影響を小さくすることができ、第1のアーケA3が第2の

20

30

40

50

15

アークB3に引き寄せられる程度を小さくできるので第1のアークA3のアーク切れが発生し難くなる。さらに、第1の溶接電流A I wのピーク電流値を通常の溶接電流のピーク値よりも小さくすることによって、第1のワイヤA1のアンチスチック処理期間のベース電流期間が次第に長くなることを抑制している。したがって、第1の溶接電流A I wのベース期間と第2の溶接電流B I wのピーク期間とが重なる回数が減少して、第1のアークA3のアーク切れが発生しにくくなる。したがって、第1のワイヤA1が被溶接物2に突っ込むことが無くなり、溶接ビード9の終端部が不整になることがない。

【0057】本発明の消耗2電極アーク溶接終了制御方法において、第1のワイヤA1がアンチスチック処理を行い、第2のワイヤB1がクレータ処理を行う期間の第1のワイヤA1のアーク切れ回数の実験結果として、図19に示す溶接条件による結果を図20に示す。図19は、従来技術と本発明の消耗2電極アーク溶接終了方法による第1のワイヤA1のアンチスチック処理期間の溶接条件を示す図である。また、図20は、従来技術と本発明の消耗2電極アーク溶接終了方法による第1のワイヤA1のアンチスチック処理期間の実験回数10回における第1のワイヤA1のアーク切れ回数の実験結果を示す図である。図20に示すように、10回の実験結果のうち、従来技術においては、10回の第1のワイヤA1のアーク切れが発生していたが、本発明においては、第1のワイヤA1のアーク切れは発生しなかった。

【0058】

【発明の効果】本発明の消耗2電極アーク溶接終了方法は、第1のワイヤA1をアンチスチック処理する期間に第1の溶接電流A I wのピーク電流を通常の溶接電流のピーク電流よりも小さくし、さらに、第1の溶接電流A I wのベース電流を通常の溶接電流のベース電流よりも大きくしている。したがって、第1の溶接電流A I wのベース期間と第2の溶接電流B I wのピーク期間とが重なるとき、第1の溶接電流A I wのベース電流を大きくしているので、第2のワイヤB1の第2のアークB3によって第1のアークA3に作用する電磁力Fによる影響を小さくすることができ、第1のアークA3が第2のアークB3に引き寄せられる程度を小さくできるので第1のアークA3のアーク切れが発生し難くなる。さらに、第1のワイヤA1をアンチスチック処理する期間に第1の溶接電流A I wのピーク電流値を通常の溶接電流のピーク値よりも小さくすることによって、アンチスチック処理期間のベース電流期間が次第に長くなることを抑制している。したがって、第1のワイヤA1をアンチスチック処理する期間に第1の溶接電流A I wのベース期間と第2の溶接電流B I wのピーク期間とが重なる回数が減少して、第1のアークA3のアーク切れが発生し難くなる。したがって、第1のワイヤA1が被溶接物2に突っ込むことが無くなり、溶接ビード9の終端部が不整に

16

なることがない。さらに、第1のワイヤA1をアンチスチック処理する間に第1の溶接電流A I wのピーク電流値を通常の溶接電流のピーク値よりも小さくしているので、上記とは逆に、第1のワイヤA1の第1のアークA3によって第2のアークB3に作用する電磁力Fによる影響を小さくすることができ、第2のアークB3が第1のアークA3に引き寄せられる程度を小さくできるので第2のアークB3のアーク切れも発生し難くなる。

【図面の簡単な説明】

- 10 【図1】本出願に係る発明の特徴を最もよく表す図である。
- 【図2】一般的な1本のトーチから2本のワイヤを送給する2電極1トーチ方式の消耗電極アーク溶接方法を示す図である。
- 【図3】前述した2電極1トーチ方式の溶接ロボットの一般的な構成を示す図である。
- 【図4】従来技術及び本発明の消耗2電極アーク溶接終了方法において、第1のワイヤA1及び第2のワイヤB1を送給し、第2のワイヤB1が第2のワイヤクレータ処理を行う方法を説明する図である。
- 【図5】図4に続く溶接終了方法を説明する図である。
- 【図6】従来技術の消耗2電極アーク溶接装置の構成図である。
- 【図7】従来技術の第2の溶接電源装置BPSの周期信号切換回路BSW2と第2のピーク電流設定切換回路BSW3と第2のベース電流設定切換回路BSW4と第2の電圧設定切換回路BSW5との詳細を示す図である。
- 【図8】従来技術の溶接終了時における波形を示す図である。
- 30 【図9】従来技術の溶接終了方法の第1のワイヤA1のアンチスチック処理を行う期間において、第1の溶接電流A I wと第2の溶接電流B I wとの詳細を示す図である。
- 【図10】従来技術の第1のワイヤA1のアンチスチック処理を行う期間の不具合を説明する図である。
- 【図11】本発明の消耗2電極アーク溶接装置の構成図である。
- 【図12】第1の溶接電源APSの第1のピーク電流設定切換回路ASW6と第1のベース電流設定切換回路ASW7と第1の電圧設定切換回路ASW8との詳細を示す図である。
- 40 【図13】第2の溶接電源BPSの周期信号切換回路BSW2と第2のピーク電流設定切換回路BSW6と第2のベース電流設定切換回路BSW7と第2の電圧設定切換回路BSW8との詳細を示す図である。
- 【図14】本発明の溶接終了時における波形を示す図である。
- 【図15】本発明の消耗2電極アーク溶接終了方法を実施したときの第1のワイヤA1のアンチスチック処理を行う期間において、第1の溶接電流A I wと第2の溶接電流B I wとの詳細を示す図である。

17

【図16】本発明の消耗2電極アーク溶接終了方法を示すフローチャートである。

【図17】本発明の消耗2電極アーク溶接終了方法を示す図16に続くフローチャートである。

【図18】本発明の消耗2電極アーク溶接終了方法を示す図17に続くフローチャートである。

【図19】従来技術と本発明の消耗2電極アーク溶接終了方法による第1のワイヤA1のアンチスチック処理期間の溶接条件を示す図である。

【図20】従来技術と本発明の消耗2電極アーク溶接終了方法による第1のワイヤA1のアンチスチック処理期間の実験回数10回における第1のワイヤA1のアーク切れ回数の実験結果を示す図である。

【符号の説明】

2 被溶接物

4 溶接トーチ

9 溶接ビード

10 ノズル

11 シールドガス

12 マニピュレータ

13 ロボット制御装置

21 溶融池

L1 ワイヤ先端間距離

A1 第1のワイヤ

A3 第1のアーク

A5 第1のチップ

A8 第1のワイヤ送給装置

A41 第1のコンタクトチップ

A1B 第1のベース電流設定回路

A1b 第1のベース電流(設定信号)

A1P 第1のピーク電流設定回路

A1p 第1のピーク電流(設定信号)

A1P1 第1の通常の溶接ピーク電流設定回路

A1p1 第1の通常の溶接ピーク電流(設定信号)

A1P3 第1のアンチスチックピーク電流設定回路

A1p3 第1のアンチスチックピーク電流(設定信号)

A1Ps 第1のピーク電流設定信号

A1B1 第1の通常の溶接ベース電流設定回路

A1b1 第1の通常の溶接ベース電流(設定信号)

A1B3 第1のアンチスチックベース電流設定回路

A1b3 第1のアンチスチックベース電流(設定信号)

A1bs 第1のベース電流設定信号

A1sc 第1の電流制御設定信号

A1w 第1の溶接電流

AMC 第1の変調回路

APS 第1の溶接電源装置

ASW1 第1のピークベース電流切換回路

ASW6 第1のピーク電流設定切換回路

ASW7 第1のベース電流設定切換回路

ASW8 第1の電圧設定切換回路

18

ATf 第1のパルス周期(信号)

AVD 第1の電圧検出回路

AVd 第1の電圧検出信号

AVS 第1の電圧設定回路

AVs 第1の電圧設定信号

AVS1 第1の通常の溶接電圧設定回路

AVs1 第1の通常の溶接電圧設定信号

AVS3 第1のアンチスチック電圧設定回路

AVs3 第1のアンチスチック電圧設定信号

AVsc 第1の電圧設定信号

AVw 第1の溶接電圧

AWF 第1のワイヤ送給装置

AWS 第1の送給速度設定回路

AWs 第1の送給速度設定信号

B1 第2のワイヤ

B3 第2のアーク

B5 第2のチップ

B8 第2のワイヤ送給装置

B41 第2のコンタクトチップ

20 B1B 第2のベース電流設定回路

B1b 第2のベース電流(設定信号)

B1P 第2のピーク電流設定回路

B1p 第2のピーク電流(設定信号)

B1P1 第2の通常の溶接ピーク電流設定回路

B1p1 第2の通常の溶接ピーク電流設定信号

B1P2 第2のクレータピーク電流設定回路

B1p2 第2のクレータピーク電流設定信号

B1P3 第2のアンチスチックピーク電流設定回路

B1p3 第2のアンチスチックピーク電流設定信号

30 B1ps 第2のピーク電流設定信号

B1B1 第2の通常の溶接ベース電流設定回路

B1b1 第2の通常の溶接ベース電流設定信号

B1B2 第2のクレータベース電流設定回路

B1b2 第2のクレータベース電流設定信号

B1B3 第2のアンチスチックベース電流設定回路

B1b3 第2のアンチスチックベース電流設定信号

B1bs 第2のベース電流設定信号

B1sc 第2の電流制御設定信号

B1w 第2の溶接電流

40 BMC 第2の変調回路

BPS 第2の溶接電源装置

BSW2 周期信号切換回路

BSW1 第2のピークベース切換回路

BSW3 (従来技術) 第2のピーク電流設定切換回路

BSW4 (従来技術) 第2のベース電流設定切換回路

BSW5 (従来技術) 第2の電圧設定切換回路

BSW6 (本発明) 第2のピーク電流設定切換回路

BSW7 (本発明) 第2のベース電流設定切換回路

BSW8 (本発明) 第2の電圧設定切換回路

50 BTf 第2のパルス周期(信号)

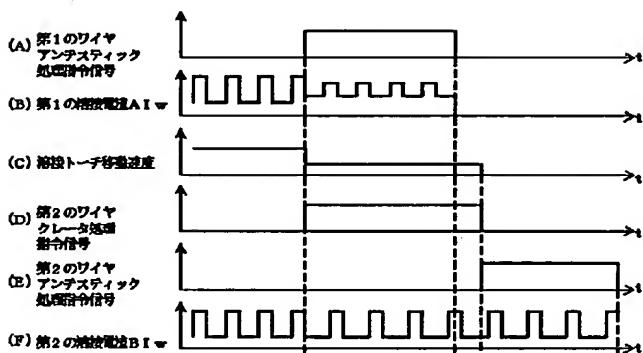
19

BVD 第2の電圧検出回路
 BVd 第2の電圧検出信号
 BVS1 第2の通常の溶接電圧設定回路
 BVs1 第2の通常の溶接電圧設定信号
 BVS2 第2のクレータ電圧設定回路
 BVs2 第2のクレータ電圧設定信号
 BVS3 第2のアンチスチック電圧設定回路
 BVs3 第2のアンチスチック電圧設定信号
 BVsc 第2の電圧設定信号
 BVw 第2の溶接電圧
 BWF 第2のワイヤ送給装置
 BWS 第2の送給速度設定回路
 BWs 第2の送給速度設定信号
 EI 電流誤差增幅回路
 Ei 電流誤差增幅信号

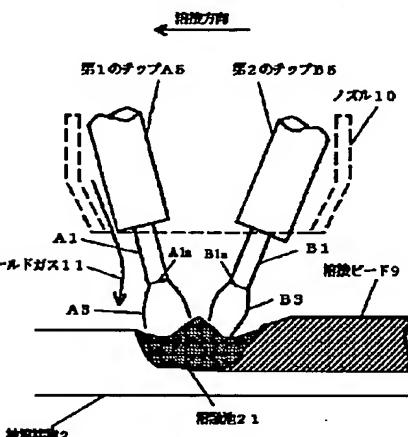
20

EV 電圧誤差增幅回路
 Ev 電圧誤差增幅信号
 F 電磁力
 ID 電流検出回路
 Id 電流検出信号
 INV 出力制御回路
 Iw 溶接電流
 MM モノマルチバイブレータ
 P1 溶接終了位置
 10 TP ピーク電流通電時間設定回路
 Tp ピーク電流通電時間設定信号
 VF V/F変換回路
 Vf V/F変換信号
 WC 送給制御回路
 Wc 送給制御信号

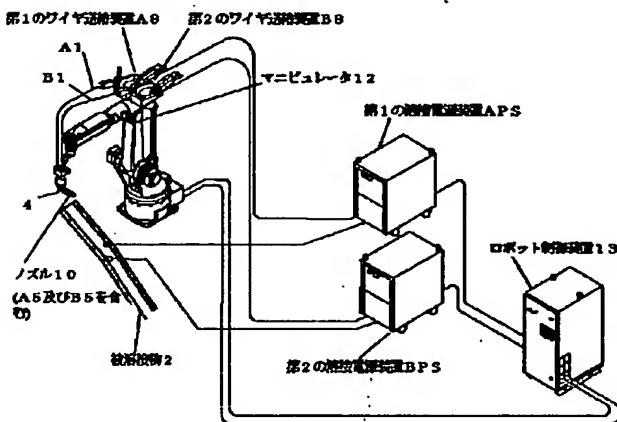
【図1】



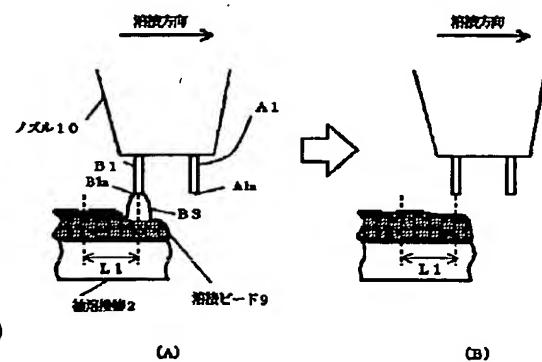
【図2】



【図3】

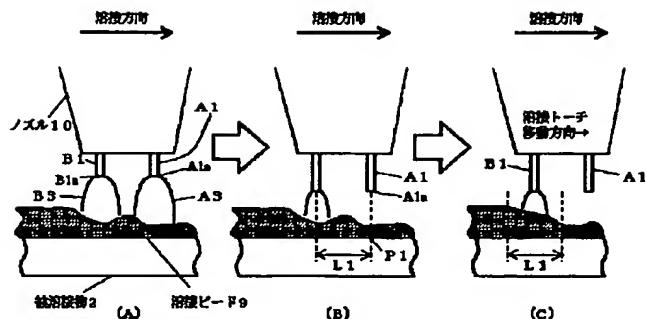


【図5】

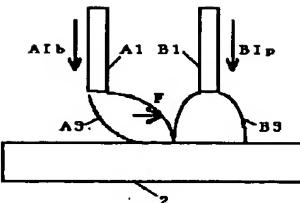


BEST AVAILABLE COPY

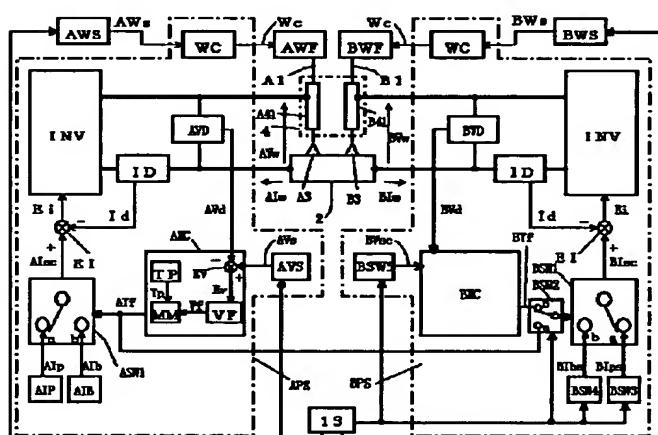
【図4】



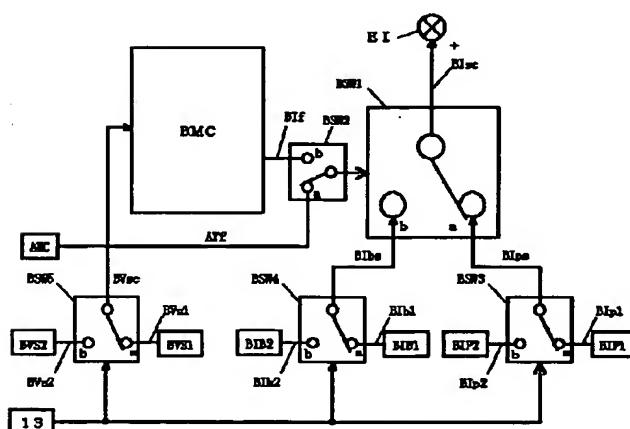
【図10】



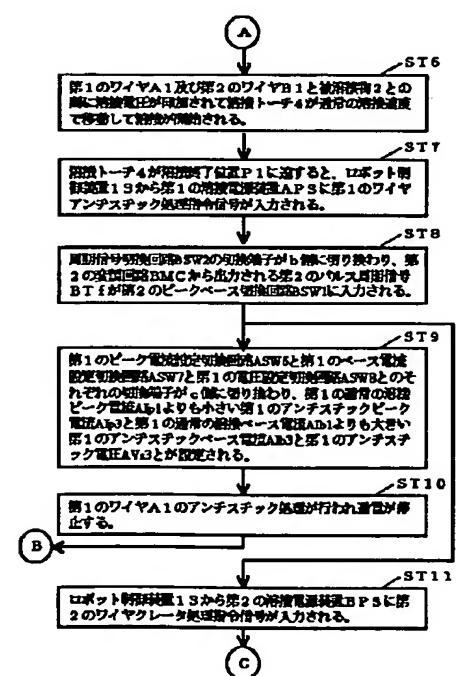
【図6】



【図7】

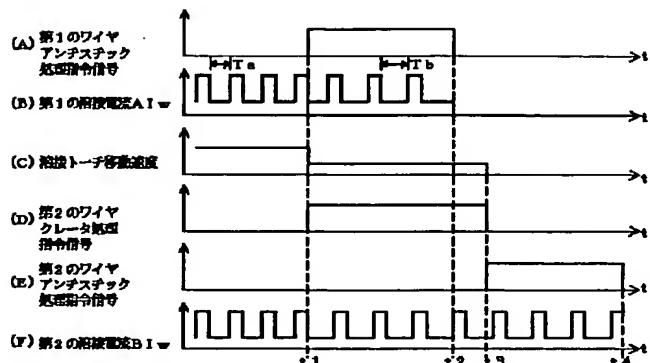


【図17】

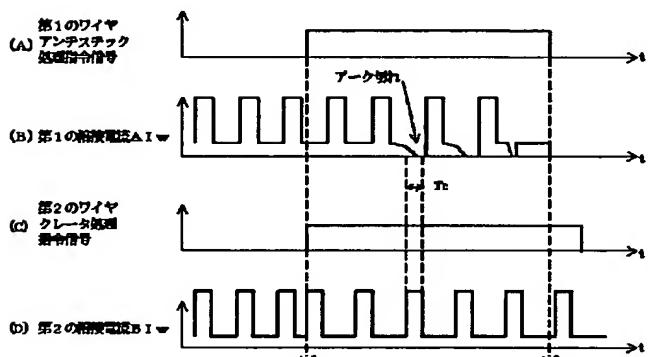


BEST AVAILABLE COPY

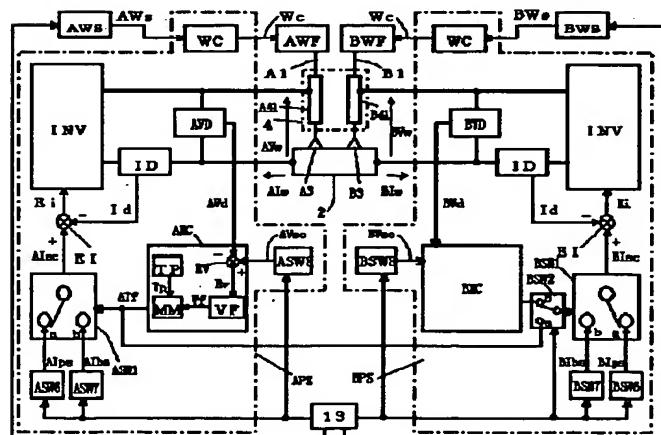
【図8】



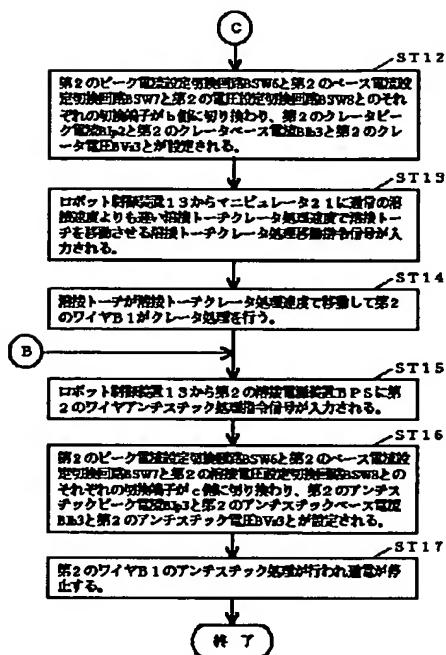
【図9】



【図11】



【図18】

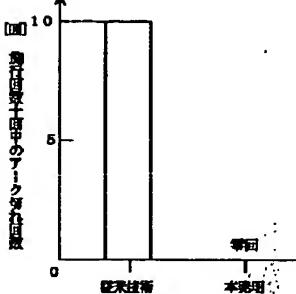


BEST AVAILABLE COPY

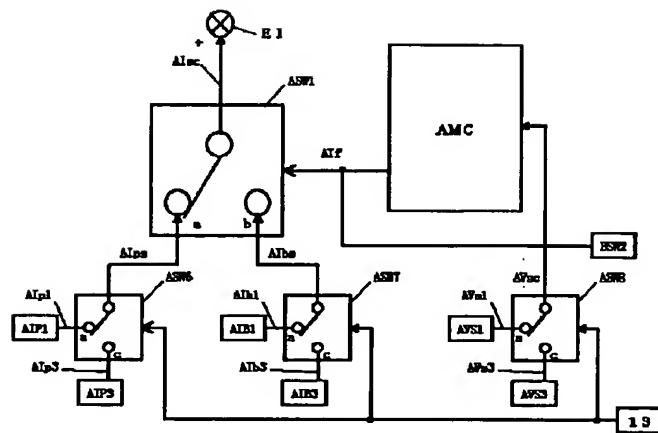
【図19】

| | 第1のワイヤA1 | 第2のワイヤB1 |
|-------------------------------------|----------------|-----------|
| 相接条件 | 本実用 | 既実現(既本実用) |
| 相接電圧 | 350[V] | 160[V] |
| 相接電流 | 3.2[A] | 1.6[A] |
| ワイヤ送給速度 | 3.4[m/min] | 8[m/min] |
| 相接トーチ移動速度 | 3[m/min] | |
| ピーカ電磁 | 600[A] | 476[A] |
| ピーカ電磁遮断時間 | 2.0[msec] | |
| ベース電磁 | 6.5[A] | |
| 第1のワイヤピーカ電磁 やのアンダーピーカ電磁 オデック用 | 500[A] 350[A] | |
| 相接時間 | 2.0[msec] | |
| 第2のワイヤ のクレータ処理 時間 | 6.5[A] 100[uA] | 1[msec] |
| 相接トーチ 移動時間 | | |
| ピーカ電磁 遮断時間 | | 4.50[A] |
| ピーカ電磁 遮断時間 | | 1.6[msec] |
| ベース電磁 | | 0.0[A] |

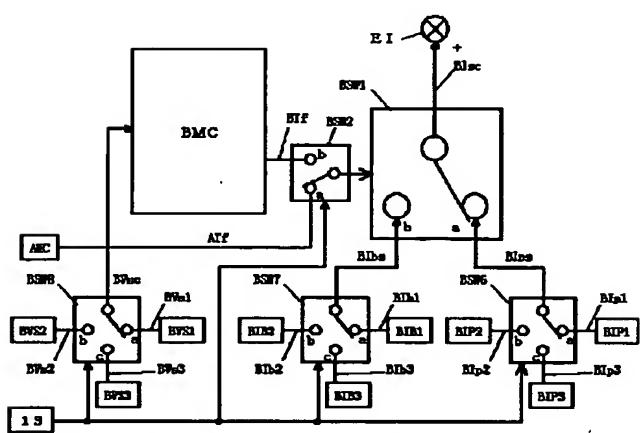
【図20】



【図12】

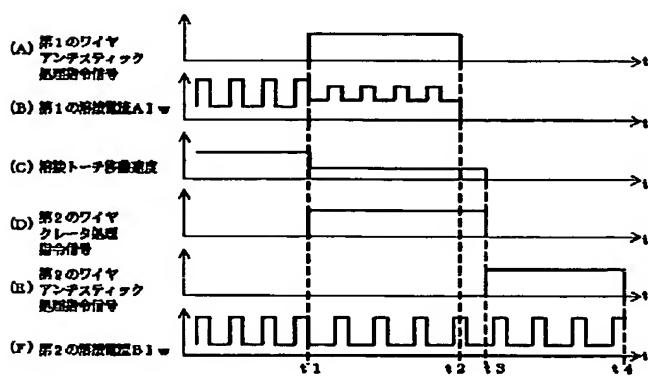


【図13】

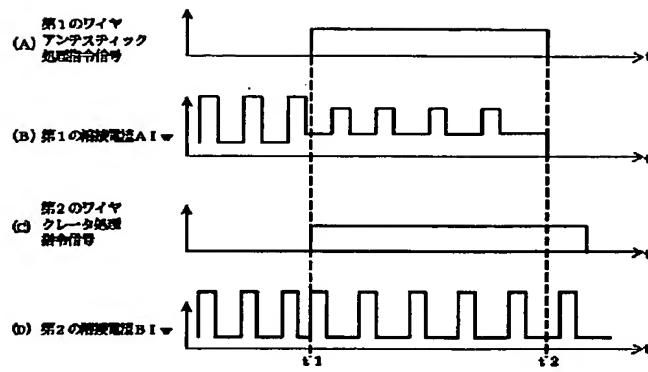


BEST AVAILABLE COPY

【図14】



【図15】



BEST AVAILABLE COPY